

各位

株式会社フィックスターズ
代表取締役社長 三木 聡
(コード番号: 3687 東証一部)
問合せ先 取締役管理本部長 堀 美奈子
(電話番号: 03-6420-0751)

フィックスターズ、ザイリンクス社と VAR 契約を締結

フィンテック、ハイパフォーマンスコンピューティング分野などに向けて FPGA アクセラレータボード を用いた高速化サービスを提供

マルチコア CPU/GPU/FPGA を用いた高速化技術のグローバルリーダーである株式会社フィックスターズ(本社: 東京都品川区、代表取締役社長: 三木 聡、以下フィックスターズ)は、9 月 19 日ザイリンクス社(本社: 米国カリフォルニア州サンノゼ、社長兼 CEO Victor Peng)と FPGA アクセラレータボードに関する VAR(付加価値再販業者)契約を締結したことを発表しました。この契約により、ザイリンクス社の FPGA アクセラレータボードをベースとしたシステムを構築し、通常の CPU によるソフトウェア処理では時間のかかる処理を高速化してシステム性能を最適化するサービスを提供します。注力分野として、金融市場やハイパフォーマンスコンピューティング分野を中心にサービスを展開する予定です。

金融市場はフィンテックに代表されるように従来の手法を置き換える新しい技術が次々と導入されています。アルゴリズム高速取引と呼ばれる高頻度取引(HFT: high-frequency trading)などにいち早く取り組むことは、国際競争を勝ち抜くために大切です。しかしこのような取組みには最先端の技術をシステムに組み入れる必要があることから、大手金融機関でも独自でサービス開発を行うのは難しい面がありました。

ソフトウェアの高速化サービスを得意とするフィックスターズは、早くより金融分野でのサービス開発の支援に取り組んできました。2014 年にはみずほ銀行のデリバティブ評価システムを従来比 30 倍に高速化しました。^{*1} 2019 年には FX 市場で業界トップクラスの取引高を誇るワイジェイ FX 株式会社の FPGA を利用した超高速取引システムの研究開発プロジェクトに開発サービスを提供しました。^{*2} 今回のザイリンクス社との VAR 契約の締結により、従来の FPGA 設計サービスに加えて、よりお客様のシステム性能の高速化を提案、提供できるようになります。

今後も両社は FPGA アクセラレータ分野での協業関係を強化し、お客様のニーズに応えるソリューション提供を強化してまいります。

^{*1} みずほ銀行様の高速化事例のプレスリリース <https://www.fixstars.com/ja/news/1485/>

^{*2} ワイジェイ FX 様の FPGA を利用した超高速取引システムのプレスリリース <https://www.fixstars.com/ja/news/2116/>

フィックスターズについて

フィックスターズは、“Speed up your Business” をコーポレートメッセージとして掲げるテクノロジーカンパニーです。マルチコアプロセッサを効率的に利用するためのソフトウェアの並列化および最適化と、省電力かつ高速 IO を実現する新メモリ技術を活用したアプリケーションの高速化を通じて、医療、製造、金融、エンターテインメントなど、様々な分野のお客様のビジネスを加速し、グリーン IT を実現しています。

社名 株式会社フィックスターズ <https://www.fixstars.com/jp/>
所在地 東京都品川区大崎 1-11-1 ゲートシティ大崎ウエストタワー18 階
設立 2002 年 8 月 8 日
資本金 5 億 5,176 万円 (2019 年 3 月末現在)
代表者 代表取締役社長 三木 聡

報道関係のお問い合わせ

株式会社フィックスターズ マーケティング担当

Email: press@fixstars.com

Tel: 03-6420-0751